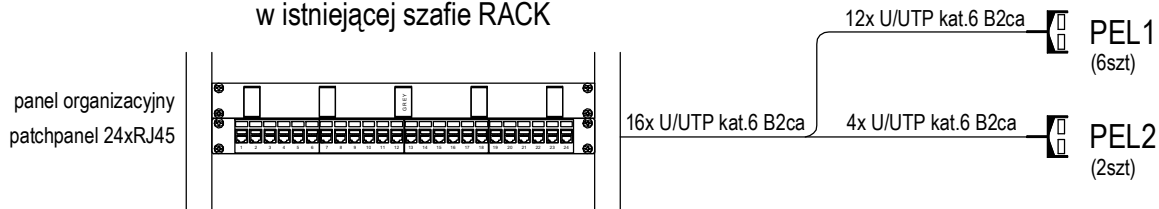


zabudowa patchpanela 24xRJ45
w istniejącej szafie RACK



zadanie:

Remont pokoi nr 126, 129, 423A i 423C w Instytucie Mikroelektroniki i Optoelektroniki Politechniki Warszawskiej w Warszawie przy ul. Koszykowej 75

Inwestor/zlecniodawca:

POLITECHNIKA WARSZAWSKA
PL. POLITECHNIKI 1
00-661 WARSZAWA

generalny projektant:

Joanna Aleksandrowicz
ANARCHITECT Studio Architektury

Ul. Ks.Robaka 6
80-119 GDAŃSK,
tel. +48 504 201 478

projektant:	IMIĘ NAZWISKO	UPR. W SPEC.	PODPIS
mgr inż.	JANUSZ KOJTEK		
sprawdził:			
mgr inż.	MACIEJ SULEJ	MAZ/0302/PWOWE/04 w spec. elektrycznej	

branża:

TELETECHNIKA

faza:

PROJEKT WYKONAWCZY

temat rysunku:

Sieć strukturalna
Schemat blokowy

rewizja:	data edycji:	skala:
	09/2021	-
nr projektu:	ind.fazy:	nr rysunku:
	PW	TT04

PEL1 gniazdo 2xRJ45 kat.6 (p/t)

PEL2 gniazdo 2xRJ45 kat.6 (mediaport)

kabel U/UTP kat.6 B2ca