



Tablicę T/E zabudować w obudowie wewnętrznej 4x12 modułów.  
Aparatura modułowa.

ROZPOWSZECZANIE NINIEJSZEGO OPRACOWANIA, JAK TEŻ JEGO FRAGMENTÓW, W TYM KONCEPCJI, WYKONANYCH RYSUNKÓW, A PONADTO UMIESZCZANIE W SYSTEMACH PRZECHOWYWANIA DANYCH – ZA WYJĄTKIEM WŁAŚCIWYCH ORGANÓW ADMINISTRACJI, PRZEKAZYWANIE W JAKIEJKOLWIEK FORMIE, W TYM: ELEKTRONICZNEJ, MECHANICZNEJ, FOTOKOPII, REPRODUKCJI, PRZEDRUKU, ORAZ DOKONYWANIE ZMIAN BEZ ZGODY AUTORA JEST ZABRONIONE I PODLEGA ODPOWIEDZIALNOŚCI KARNEJ Z MOCY ART.116,117,118 USTAWY Z DNIA 4 LUTEGO 1994 r. O PRAWIE AUTORSKIM I PRAWACH POKREWNYCH. (DZ.U. NR 24, POZ.83 Z 1994 R.)

zadanie:  
Remont pokoi nr 126, 129, 423A i 423C w Instytucie Mikroelektroniki i Optoelektroniki Politechniki Warszawskiej w Warszawie przy ul. Koszykowej 75

Inwestor/zleconiodawca:  
  
POLITECHNIKA WARSZAWSKA  
PL. POLITECHNIKI 1  
00-661 WARSZAWA

generalny projektant:  
Joanna Aleksandrowicz  
ANARCHITECT Studio Architektury  
  
Ul. Ks.Robaka 6  
80-119 GDAŃSK,  
tel. +48 504 201 478

projektant:	IMIĘ NAZWISKO	UPR. W SPEC. ELE. NR.	PODPIS
mgr inż.	ADAM TRELA	LOD/3007/PWBE/16	

branża:  
**ELEKTRYCZNA**

faza:  
**PROJEKT WYKONAWCZY**

temat rysunku:  
**SCHEMAT TABLICY T/E**

rewizja:	data edycji:	skala:
	07/2021	1:50
nr projektu:	ind.fazy:	nr rysunku:
	PW	E-3